



SN74LV14ADR

Hersteller-Teilenummer:	SN74LV14ADR
Hersteller / Marke:	N/A
Teil der Beschreibung:	IC HEX SCHMITT-TRIG INV 14-SOIC
RoHs Status:	Bleifrei / RoHS-konform
Lagerzustand:	New original, 2235 pcs Stock Available.
Liefern von:	Hong Kong
Versandweg:	DHL/Fedex/TNT/UPS/EMS

Image may be representation.
See specs for product details.

Spezifikationen

Artikelnummer	SN74LV14ADR
Hersteller	N/A
Beschreibung	IC HEX SCHMITT-TRIG INV 14-SOIC
Kategorie	Integrierte Schaltungen (ICs) > Logik - Gatter und
Teilstatus	2235 pcs Stock
Spannungsversorgung	2 V ~ 5.5 V
Supplier Device-Gehäuse	14-SOIC
Serie	74LV
Verpackung	Tape & Reel (TR)
Verpackung / Gehäuse	14-SOIC (0.154", 3.90mm Width)
Betriebstemperatur	-40°C ~ 125°C
Anzahl der Eingänge	6
Zahl der Schaltkreise	6
Befestigungsart	Surface Mount
Max Propagation Delay @ V, Max CL	10.6ns @ 5V, 50pF
Logiktyp	Inverter
Logikpegel - Low	0.75 V ~ 1.5 V
Logikpegel - Hohe	1.75 V ~ 3.5 V
Eigenschaften	Schmitt Trigger
Strom - Ruhende (Max)	20µA
Strom - hoch, niedrig	12mA, 12mA

Sie können auch interessiert

sein:



SN74LV14AMPWREP
N/A
IC HEX SCHMITT-TRIG INV 14TSSOP



SN74LV14ADR IC
TI
TI SOP14



SN74LV14ADGVRE4
N/A
IC HEX SCHMITT-TRIG INV 14-TVSOP



SN74LV14AD
N/A
IC HEX SCHMITT-TRIG INV 14-SOIC



SN74LV14ADGVR
N/A
IC HEX SCHMITT-TRIG INV 14-TVSOP



SN74LV14ADGVR TVSOP14
TI
TI TVSOP14



SN74LV14AMDREP
N/A
IC HEX SCHMITT-TRIG INV 14-SOIC



SN74LV14ADRG4
N/A
IC HEX SCHMITT-TRIG INV 14-SOIC

SN74LV14ADR Zugehöriges

Mehr

Schlüsselwort

SN74LV14ADR Datenblatt	SN74LV14ADR-Datenblätter	SN74LV14ADR PDF	SN74LV14ADR
SN74LV14ADR Electronic	SN74LV14ADR-Komponenten	SN74LV14ADR-Bild	SN74LV14ADR-Teil
SN74LV14ADR Preis	SN74LV14ADR Hersteller	SN74LV14ADR Aktie	SN74LV14ADR Inventar
SN74LV14ADR Neu	SN74LV14ADR Original	SN74LV14ADR garantiert	SN74LV14ADR Online bestellen

Contact us: Info@YIC-Electronics.com

HINZUFÜGEN: Einheit A5-B5 Nr. 509, 5 / F Sing Win-Fabrikgebäude, 15-17 Shing Yip Street, Kwun Tong, Kowloon, Hongkong.

Copyright © 2024 YIC-Electronics.com - YIC International Co., Limited